

г. Караганда, ул. Алиханова 37, офис 108
г. Астана, ул. Ауэзова, 33/1, офис 210

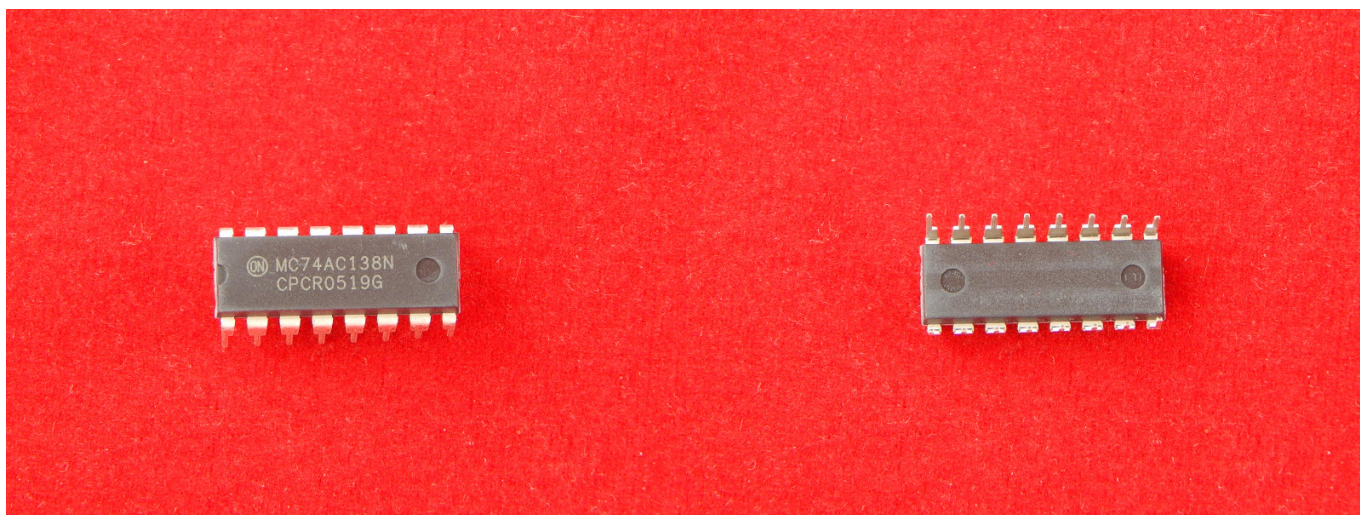
E-Mail: support@radiomart.org



Артикул: 14905

Цена в прайсе: 496 тг.

74АС138 Микросхема стандартной логики



Логические микросхемы - Сигнальные коммутаторы, Мультиплексоры, Декодеры.

Микросхема — электронная схема произвольной сложности, изготовленная на полупроводниковой, как правило, кремниевой, пластине или пленке (так называемая интегральная схема) и помещенная в не разборный корпус. Данная микросхема имеет линейный декодер/демультиплексор с субмикронным кремниевым затвором и двухслойной металлической проводкой.

Характеристики:

- Логическая функция: 3-8 Демультиплексор
- Диапазон питающих напряжений: 2...6 В
- Номинальное напряжение питания: 5 В
- Задержка прохождения сигнала вход-выход: 11 нс
- Максимальный выходной ток: 24 А
- Минимальный входной ток: 100 мА
- Входной гистерезис: 1,35...3,15 В
- Рабочая температура: от -40°С до 85°С