

г. Караганда, ул. Алиханова 37, офис 108
г. Астана, ул. Ауэзова, 33/1, офис 210

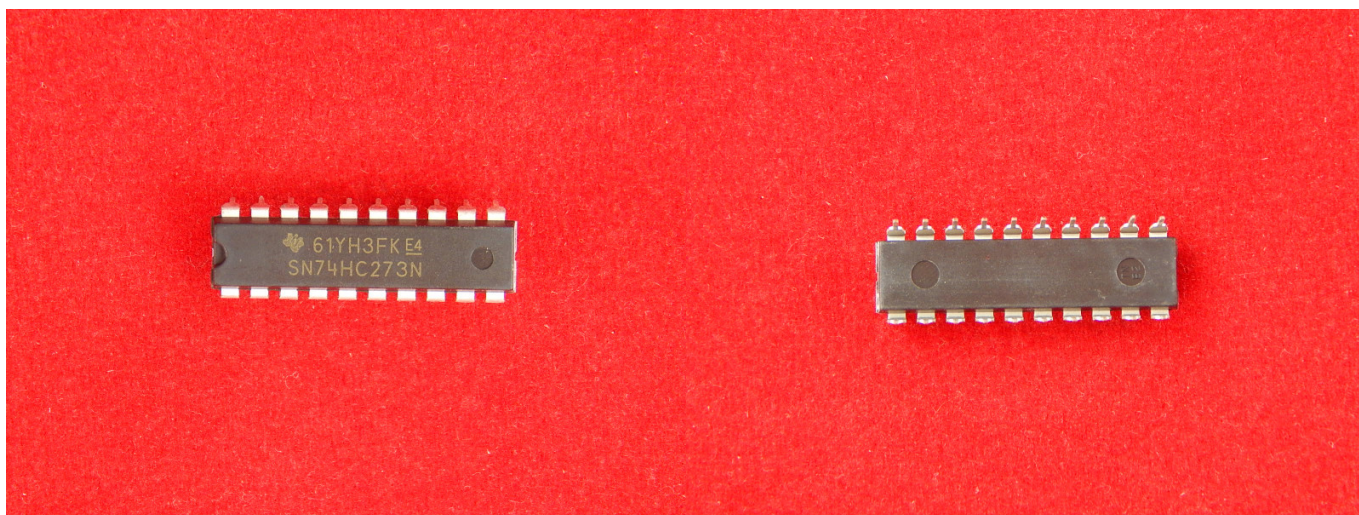
E-Mail: support@radiomart.org



Артикул: 14910

Цена в прайсе: 452 тг.

SN74HC273N



Флип-флоп D-типа Интерфейс шины Pos-Edge.

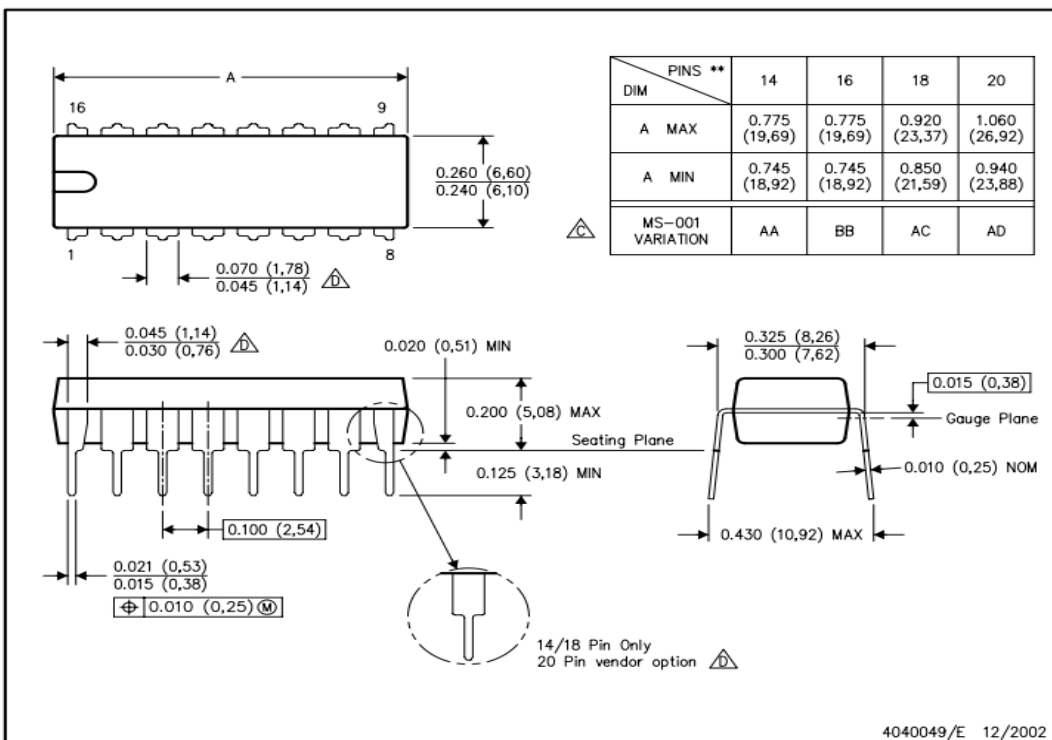
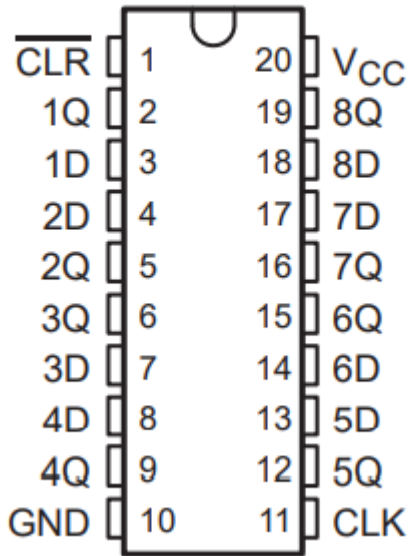
Семейство 74НС использует технологию CMOS с кремниевым затвором для достижения рабочих скоростей, аналогичных семейству LSTTL, но с низким энергопотреблением стандартных интегральных схем CMOS. SN74HC273N представляет собой восьмеричный триггер D-типа с положительным фронтом и прямым выходом (CLR). Информация на входах данных (D), соответствующих требованиям времени установки, передается на выходы Q на положительном фронте синхроимпульса (CLK). Запуск тактового генератора происходит при определенном уровне напряжения и не связан напрямую со временем перехода положительного импульса. Когда CLK находится на высоком или низком уровне, вход D не действует на выходе. Подходит для буферных / запоминающих регистров, сдвиговых регистров и генераторов шаблонов.

Характеристика:

- Количество элементов 1
- Количество бит на элемент 8
- Тактовая частота 60MHz
- Макс. Задержка распространения @ V, Макс. CL 27 нс при 6 В, 50 пФ
- Ток - Выходной Высокий, Низкий 5,2 мА, 5,2 мА
- Напряжение - Поставка 2 В ~ 6 В
- Ток - покой (Iq) 8µА
- Входная емкость 3PF
- Рабочая Температура от -40 ° С до + 85 ° С

Схема:

**SN74HC273 . . . DB, DW, N, NS, OR PW PACKAGE
(TOP VIEW)**



Производитель Texas Instruments