

г. Караганда, ул. Алиханова 37, офис 108
г. Астана, ул. Ауэзова, 33/1, офис 210

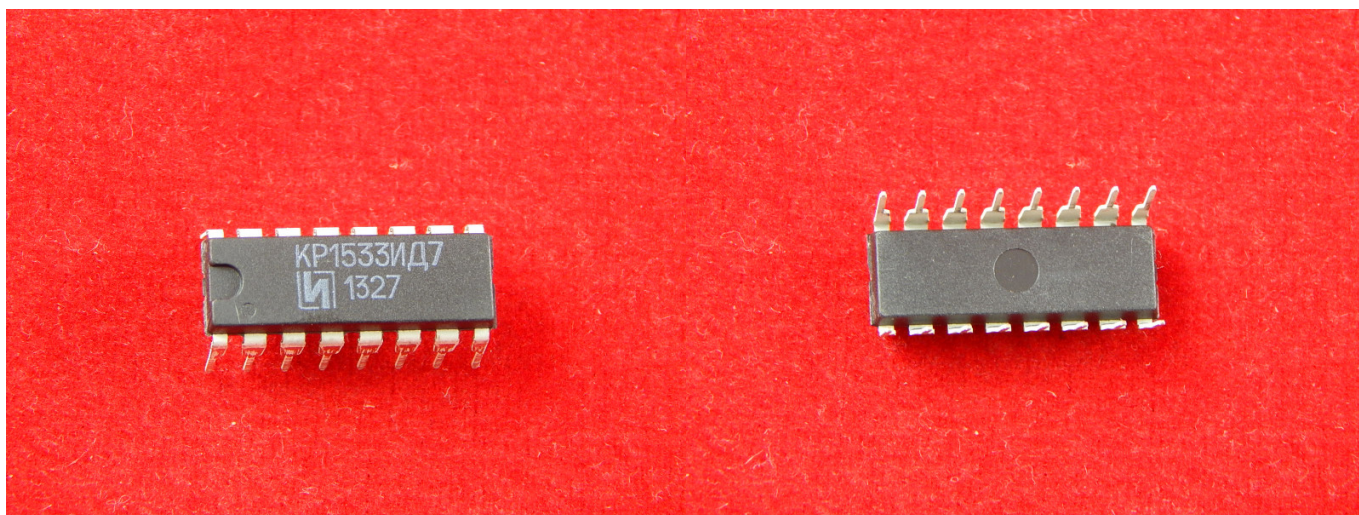
E-Mail: support@radiomart.org



Артикул: 14912

Цена в прайсе: 507 тг.

Микросхема КР1533ИД7 сдвоенный дешифратор/демультиплексор 3-8



Цифровая интегральная схема транзисторной логики с диодами Шоттки серии ТТЛ.

Микросхема представляет собой сдвоенный дешифратор/демультиплексор 3-8. При работе в качестве дешифратора входы D1, D2, D4, являются информационными, входы C1, C2, C3-стробирующие. При работе в качестве демультиплексора 1-8 входы D1, D2, D4 являются селектирующими, роль информационного входа играет C1, а C2 и C3 являются сторобирующими.

Характеристика:

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,5 В
Прямое падение напряжения на антизвонном диоде	≤ -1,5 В
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня	≤ 20 мкА
Ток потребления	≤ 8,5 мА
Выходной ток	-10 ... -112 мА
Входной пробивной ток	≤ 0,1 мА