

г. **Караганда**, ул. Алиханова 37, офис 108  
г. **Алматы**, ул. Байтурсынова 85, блок Г,  
офис 11  
г. **Астана**, проспект Абая, 24/1, офис 47

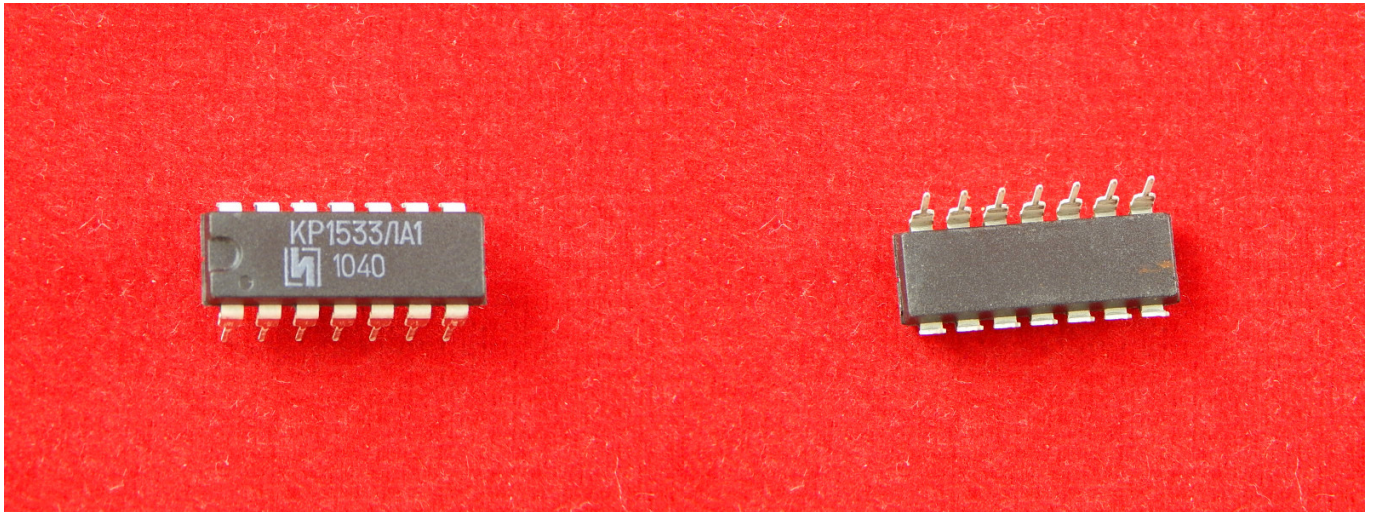
E-Mail: [support@radiomart.org](mailto:support@radiomart.org)



**Артикул: 14913**

**Цена в прайсе: 430 тг.**

**КР1533ЛА1 микросхема, 2 логических элемента "4И-НЕ"**



Цифровая интегральная схема транзисторной логики с диодами Шоттки серии ТТЛ.

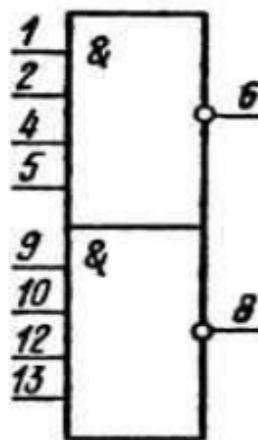
Микросхема КР1533ЛА1 представляет собой два логических элемента 4И-НЕ. Содержит 56 интегральных элементов. Корпус типа 201.14-1(DIP-14).

**Характеристика:**

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,5 В
Выходное напряжение высокого уровня .....	≥ 2,5 В
Ток потребления при низком уровне выходного напряжения при $U_n = 5,5$ В .....	≤ 1,5 мА
Ток потребления при высоком уровне выходного напряжения при $U_n = 5,5$ В .....	≤ 0,4 мА
Входной ток низкого уровня .....	≤  -0,2  мА
Входной ток высокого уровня .....	≤ 20 мкА
Выходной ток .....	-30 ... -112  мА
Время задержки распространения сигнала при включении .....	≤ 25 нс
Время задержки распространения сигнала при выключении .....	≤ 12 нс
Емкость входа .....	≤ 5 пФ

Условное обозначение:



Условное графическое обозначение КР1533ЛА1, КФ1533ЯА1,  
ЭКА1533ЛА1, ЭКФ1533ЛА1

Назначение выводов: 1, 2, 4, 5, 9, 10, 12, 13 - входы; 3, 11 - свободные;  
6, 8 - выходы; 7 - общий; 14 - напряжение питания.