

г. Караганда, ул. Алиханова 37, офис 108
г. Астана, ул. Ауэзова, 33/1, офис 210

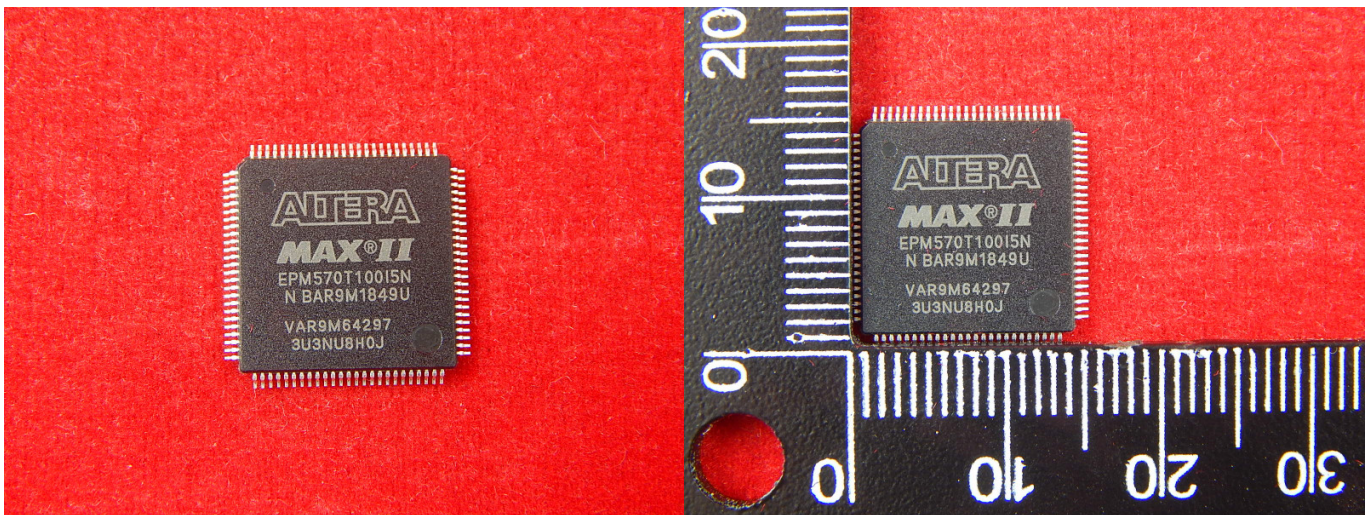
E-Mail: support@radiomart.org



Артикул: 15212

Цена в прайсе: 6727 тг.

Микросхема EPM570T100I5N IC MAX II CPLD 570 LE 100-TQFP



Устройство MAX II EPM570T100I5N оснащено ядром MultiVolt, блоком пользовательской флэш-памяти (UFM) и улучшенной внутрисистемной программируемой частью (ISP), данная микросхема рассчитана на снижать затрат в энергопотреблении. Так же MAX II предлагают высокое число входов/выходов, высокую производительность и надежную настройку по сравнению с другими архитектурами CPLD.

CPLD - это программируемая логическая интегральная схема (ПЛИС) с внутренней энергонезависимой конфигурационной памятью. CPLD может функционировать непосредственно после подачи на него питания (точнее, через время порядка сотен микросекунд). В отличие от FPGA, количество логических ячеек CPLD значительно меньше, поэтому CPLD предназначена для решения более локальных технических задач.

Спецификация:

- Корпус (размер): 100-TQFP;
- Тип монтажа: Поверхностный;
- Рабочая температура: -40°C ~ 100°C;
- Тип памяти: FLASH;
- Задержка $t_{pd}(1)$ макс.: 5.4nS;
- Напряжение: 2.5V, 3.3V;
- Число вводов/выводов: 76;
- Число макроячеек: 440;
- Число логических блоков/ элементов: 570;
- Тип программирования: In System Programmable;
- Серия: MAX® II.

Блок схема:

