

RadioMart — Казахстан

Актуальные адрес и часы работы:
<https://radiomart.kz/content/23-kontakty>

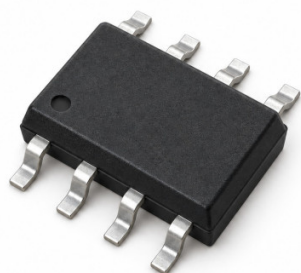
E-Mail: support@radiomart.org



Артикул: 18935

Цена в прайсе: 165 тг.

24LC64T-I/SN — EEPROM 64 Кбит, I²C, SOIC-8



Энергонезависимая EEPROM 64 Кбит (8 Кбайт) с интерфейсом I²C до 400 кГц. Питание 2,5-5,5 В, страничная запись 32 байта, вход защиты записи WP. Корпус SOIC-8 (/SN), поверхностный монтаж.

EEPROM для хранения настроек

24LC64T-I/SN — последовательная EEPROM для хранения настроек и калибровочных данных. Организация: 64 Кбит (8 Кбайт; 8К × 8). Поддерживает побайтовую и страничную запись до 32 байт, произвольное и последовательное чтение. Цикл записи занимает до 5 мс. Вход WP блокирует запись всей памяти, сохраняя возможность чтения. Выводы A0-A2 задают адрес I²C: до восьми микросхем на общей шине.

Характеристики

Тип	EEPROM, энергонезависимая
Объём	64 Кбит (8 Кбайт; 8К × 8)
Интерфейс	I ² C, 2-проводный
Частота	до 400 кГц
Питание	2,5-5,5 В
Температура	−40...+85 °C
Корпус	SOIC-8, /SN, 150 mil
Монтаж	SMD
Выводы	8
Размер страницы	32 байт
Цикл записи	не более 5 мс

Ток чтения, макс.	400 мкА при VCC=5,5 В, SCL=400 кГц
Ток записи, макс.	3 мА при VCC=5,5 В
Ток ожидания, макс.	1 мкА (I-temperature, условия datasheet)
Ресурс	1 000 000 циклов минимум при +25 °С, 5,5 В, Page Mode
Хранение данных	более 200 лет по спецификации
Защита записи	WP, вся память
Шаг выводов	1,27 мм BSC
Размер тела (Д×Ш)	4,90 × 3,90 мм BSC
Ширина с выводами	6,00 мм BSC
Высота	не более 1,75 мм

Подключение

Выводы: 1 — A0, 2 — A1, 3 — A2, 4 — VSS, 5 — SDA, 6 — SCL, 7 — WP, 8 — VCC. Для линий SDA и SCL требуются подтягивающие резисторы. Перед установкой сверяйте ориентацию первого вывода и схему платы.

Характеристики модели приведены по документации Microchip DS20001189V. Суффикс Т обозначает заводскую поставку в ленте; в карточке указана одна микросхема. Размеры корпуса не являются размерами транспортной упаковки.