

RadioMart — Казахстан

Актуальные адрес и часы работы:
<https://radiomart.kz/content/23-kontakty>

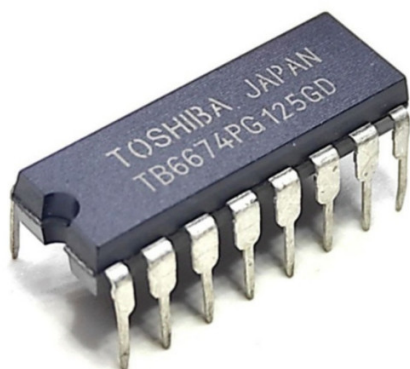
E-Mail: support@radiomart.org



Артикул: 18956

Цена в прайсе: 853 тг.

TB6674PG Toshiba - драйвер двухфазного шагового двигателя, DIP-16



TB6674PG Toshiba - драйвер двухфазного биполярного шагового двигателя с двумя MOS-мостами. Питание силовых цепей VS1: 8-22 В, логики VCC: 4,5-5,5 В. Корпус DIP-16 для выводного монтажа; предусмотрены энергосберегающий и дежурный режимы.

Назначение и управление

TB6674PG Toshiba - микросхема с двумя мостовыми MOS-драйверами для двухфазного биполярного шагового двигателя. Внешний контроллер задаёт последовательность переключения фаз сигналами INA и INB. Вход PS выбирает основное или пониженное питание выходов: низкий уровень включает VS1, высокий - VS2A для экономичного удержания. Низкий уровень на VS2B переводит микросхему в дежурный режим.

Питание и ток

- Рабочее питание логики VCC: 4,5-5,5 В.
- Рабочее питание силовых цепей VS1A и VS1B: 8-22 В.
- Пониженное питание VS2A: 2,7-5,5 В; напряжение не должно превышать VCC. В типовой схеме используется 5 В.
- Рабочий выходной ток при +25 °C: до ± 350 мА. Для режима удержания от VS2 установлен предел ± 100 мА.
- Предельные значения: VCC 6 В, VS1 24 В, пиковый выходной ток ± 400 мА. Их нельзя использовать как номинальный непрерывный режим.

Допустимый ток зависит от напряжений питания, нагрузки, температуры и отвода тепла. Ток обмоток нужно ограничивать схемой и параметрами нагрузки. Защита от перегрузки служит аварийному отключению. При разнице VS1 и VS2A не более 5 В сопротивление открытых выходных транзисторов увеличивается.

Логические входы и защиты

Входы INA, INB, PS и VS2B совместимы с TTL: высокий уровень от 2 В, низкий до 0,8 В; рабочее входное напряжение находится в диапазоне 0...VCC. Максимальная частота входных импульсов - 25 кГц, минимальная длительность импульса - 20 мкс. Значения приведены по условиям технической документации.

Предусмотрены блокировка при пониженном питании UVLO, тепловое отключение TSD и защита от перегрузки по току ISD. После срабатывания ISD требуется сброс согласно документации. В энергосберегающем режиме верхние Р-канальные транзисторы не охвачены ISD. Защиты не отменяют ограничений по току и нагреву.

Корпус, выводы и нагрев

Исполнение TB6674PG: DIP16-P-300-2.54A, 16 выводов, монтаж в отверстия. Шаг выводов - 2,54 мм, номинальное расстояние между рядами - 7,62 мм.

Назначение выводов TB6674PG: 1 - VS2A; 2 - VCC; 3 - INA; 4, 5, 12, 13 - GND; 6 - INB; 7 - PS; 8 - VS2B; 9 - VS1B; 10 и 11 - выходы фазы В; 14 и 15 - выходы фазы А; 16 - VS1A. Выводы VS1A и VS1B соединяют снаружи, как и все выводы GND. Между каждой цепью питания и GND устанавливают развязывающие конденсаторы по типовой схеме производителя.

Рабочая температура окружающей среды: -30...+75 °С. При +25 °С предельная рассеиваемая мощность составляет 1,4 Вт для отдельной микросхемы или 2,7 Вт на плате 50 x 50 x 0,8 мм с долей меди не менее 60%. При повышении температуры допустимая мощность снижается по графику производителя.

[Техническая документация Toshiba TB6674PG/FG/FAG.](#)